FS84XX/FS/85XX
转接模块
使用说明-S4/S8

Version 1.0

无锡力捷丰科技有限公司

2024 年 5 月 23 日

修订记录

版本号	状态	修订人	修订日期	修订说明	审核人
Ver0.1	A	D	2022/05/16	初次创建	
Ver0.2	M	D	2022/08/24	输出接口更换，输出端更新	
Ver0.3	M	D	2022/05/18	统一模块命名	
Ver0.4	M	D	2022/09/15	更改部分说明	
Ver0.5	M	CM	2022/11/20	更新电源接口图片	
Ver1.0	M	赵旭远	2024/05/23	整理	

版本号：文档的版本号

状态内容有如下几种：创建—A、修改—M、删除—D

目录

修订记录.....2

1 概述.....4

2 硬件概述.....5

2.1 转接模块图片.....5

2.2 信号输入接口及定义.....6

2.3 信号输出接口及定义.....7

2.4 外部电源接口说明.....8

3 烧录操作.....9

1 概述

MC33FS8430 和 MC33FS8530 等芯片在进行烧写时需要控制 VDDI2C、DBG、VSUP、CSB、WAKE 信号的时序，并且各信号高电平电压等级不同，不能直接使用 OPTEEQ S4/S8 烧录，需要外接转接模块。单个转接模块为四通道输入，四通道输出，故 OPTEEQ S4 需要连接一块转接模块，OPTEEQ S8 需要连接两块转接模块。整体框图如下图所示。

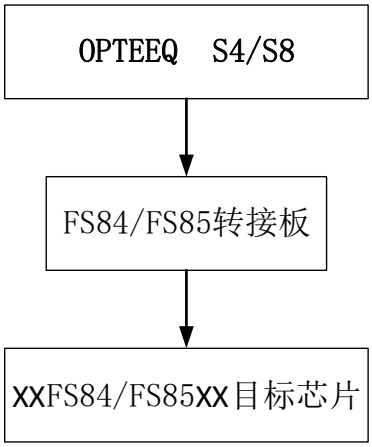


图 1-1 整体连接框图

2 硬件概述

2.1 转接模块图片

具体转接模块如下图所示。

图 2-1 转接模块实物图

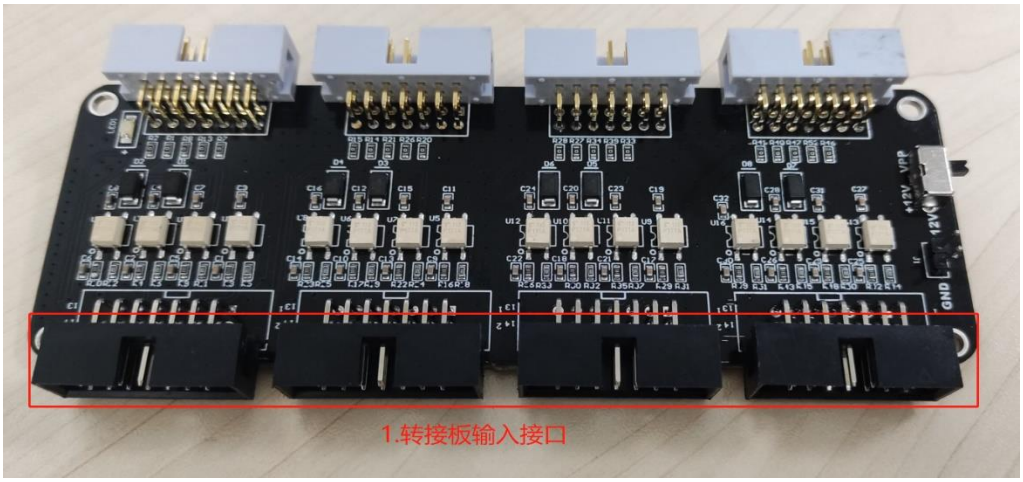


图 2-2 转接模块输入接口图

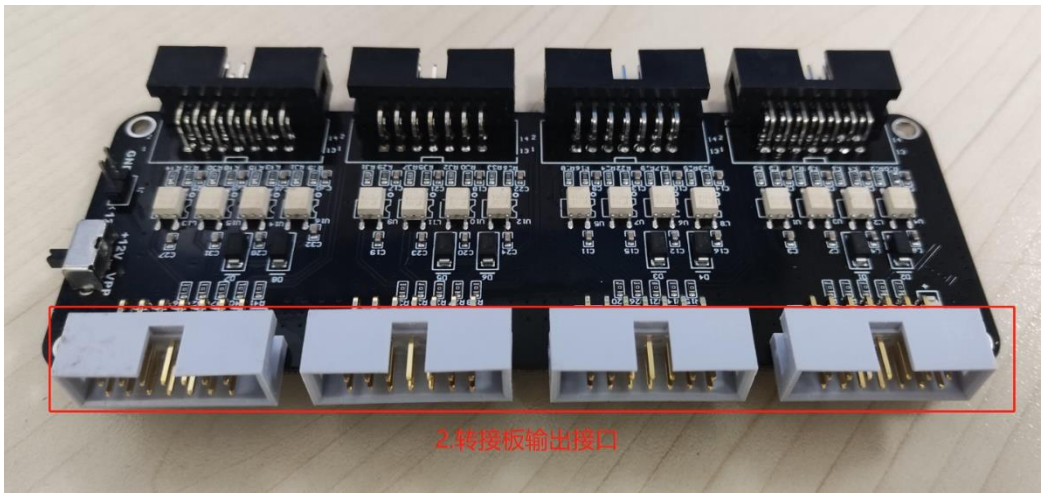


图 2-3　转接模块输出接口图

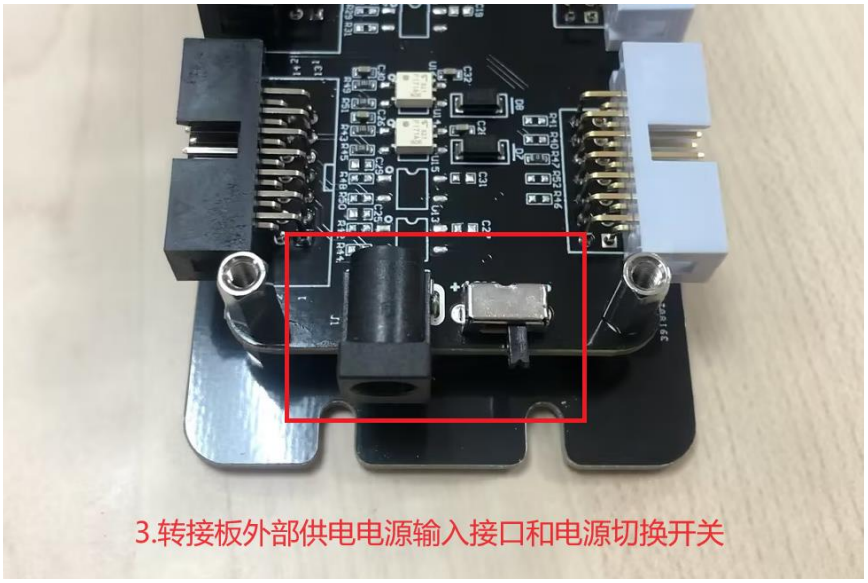
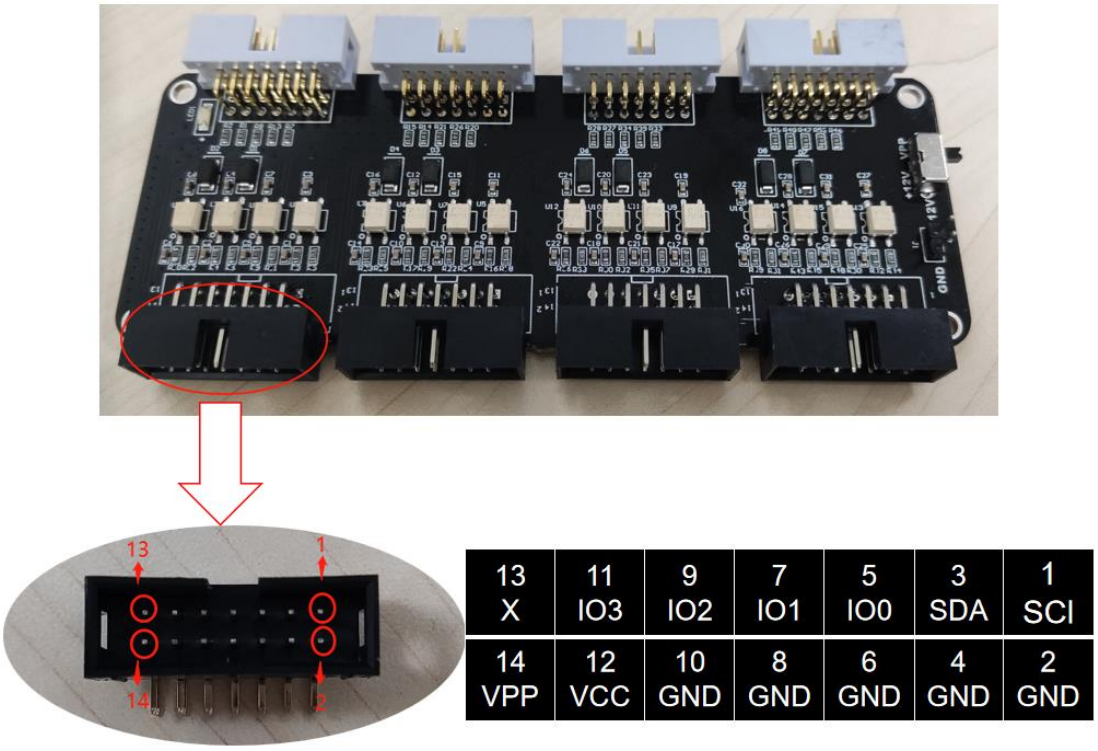


图 2-4　转接模块外部电源输入接口图

根据上图所示，转接模块包括三个接口和一个切换开关:

2.2 信号输入接口及定义

转接模块输入接口采用四个 14PIN（2*7MALE）端子，与 OPTEEQ S4 烧录器的标准线束相对应。具体 PIN 脚定义如图 2-5 所示。



13 X	11 IO3	9 IO2	7 IO1	5 IO0	3 SDA	1 SCl
14 VPP	12 VCC	10 GND	8 GND	6 GND	4 GND	2 GND

图 2-5 转接模块输入接口 PIN 脚定义

2.3 信号输出接口及定义

转接模块输出接口采用四个 14PIN（2*7MALE）端子（灰色），用于输出 IIC 信号和 VDDI2C、DBG、VSUP、CSB、WAKE 等信号。具体 PIN 脚定义如下图所示。

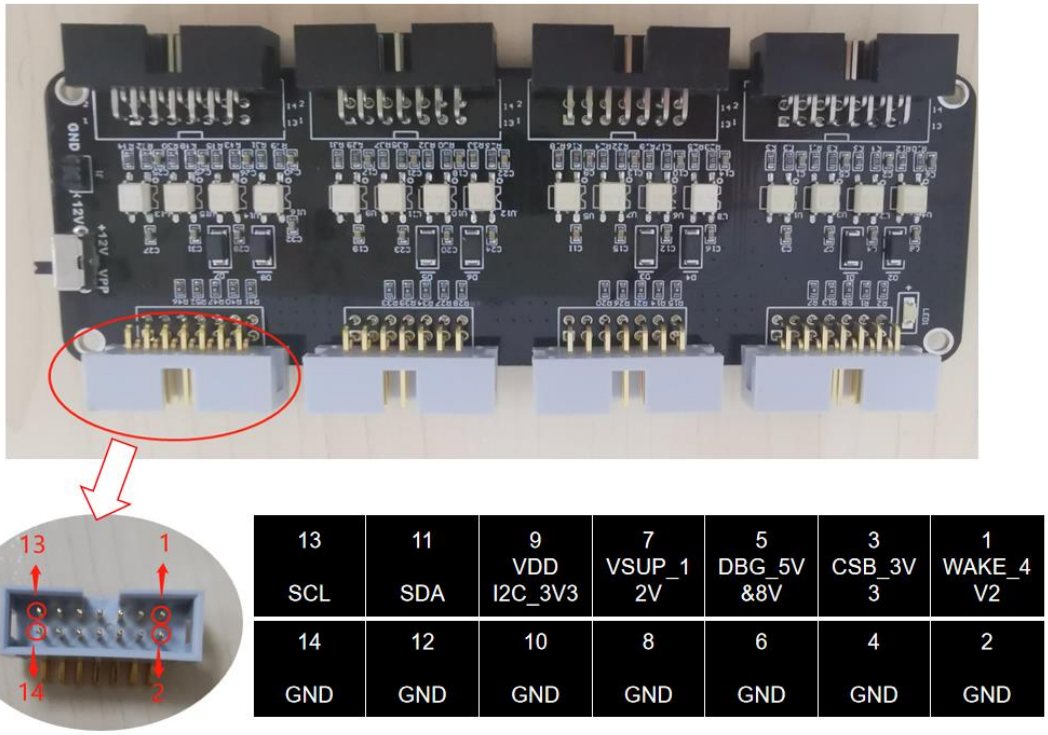


图 2-6 转接模块输出接口 PIN 脚

表 2-1 转接模块输出接口 PIN 脚定义

13 SCL	11 SDA	9 VDDI2C_3V3	7 VSUP_12V	5 DBG_5V&8V	3 CSB_3V3	1 WAKE_4V2
14 GND	12 GND	10 GND	8 GND	6 GND	4 GND	2 GND

2.4 外部电源接口说明

转接模块需要通过电源芯片产生所需的各等级电压，所以需要向转接模块提供电源。外部供电接口采用 PJ-002A 电源插座，使用力捷丰转接板配套电源供电。切换开关拨到+12V 为外部电源供电，拨到另一边则是切断供电。具体 PIN 脚定义如下图所示。

注意：　（1）外部电源供电范围为 11.5V~ 12.5V；

（2）如果是使用 OPTEEQ S8 即两块转接模块同时工作，必须对两个转接板都进行供电。

图 2-7 转接模块外部供电电源输入接口和电源切换开关

3 烧录操作

烧录工程创建和烧录请参考文档《S4_S8_User_Manual》。